

CIVILINGENIØR I COMPUTERTEKNOLOGI (BACHELOR)

Civilingeniør Computerteknologi (bachelor)						Civilingeniør Computerteknologi (kandidat)			
1. semester	2. semester	3. semester	4. semester	5. semester	6. semester	1. semester	2. semester	3. semester	4. semester
Digitale kredsløb	Computer-teknologi projekt 1	HW/SW co-design	Computer-teknologi-projekt 2	Valgkurser*	Valgkurser*	Software Engineering principles	Applied Innovation in Engineering	Valgkurser	Speciale
Programmering for computerteknologi	Computerarkitektur	Distribuerede systemer	Computernetværk	Valgkurser*	Valgkurser*	Optimisation and Data Analytics	Wireless Sensor Networks		
	Softwarearkitektur	Software-teknologi	Regulering			Videnskabs-teori	Systems Engineering		
Klassisk fysik	Diskret matematik	Algoritmer og data-strukturer	Programmering og model-ling	Machine learning	Bachlor projekt	Specialiser-ingspakke 1	Specialiser-ingspakke 2		
Calculus (Beta)	Numerisk lineær algebra							Sandsynlig-hedsteori og statistik	Diskrete signaler og lineære systemer
30 ECTS	30 ECTS	30 ECTS	30 ECTS	30 ECTS	30 ECTS	30 ECTS	30 ECTS	30 ECTS	30 ECTS

* Valgkurser på bachelordelen: Se i kursuskataloget www.kursuskatalog.au.dk - eller tal med en vejleder

* Valgkurser på kandidatdelen: Vælg kurser fra specialiseringspakkerne nedenfor eller søg i kursuskataloget - tal med din vejleder

Projekt/erhvervs-forståelse

Teknologi

Science

Valgkurser

SPECIALISERINGSPAKKER PÅ KANDIDATDELEN

EFTERÅR

Embedded Systems

Modelling of Critical Systems 5 ECTS
Embedded Real Time Systems 10 ECTS

Wireless Networks

Network Security 5 ECTS
Internet of Things Technology 10 ECTS

FORÅR

Signal Processing

Advanced Signal Processing 5 ECTS
Computer Vision and Machine Learning 10 ECTS

Distributed Systems

Decision Support Systems 5 ECTS
Distributed and Pervasive Systems 10 ECTS

Software Engineering

Programming Language Paradigms 5 ECTS
Modelling and Verification 10 ECTS

WEB OG INFO

INFORMATION OG VEJLEDNING
bachelor.au.dk/computerteknologi
E-mail: counsellor.computer@au.dk

ANSØGNINGSFRIST
Kvot 2: den 15. marts kl. 12
Kvot 1: den 5. juli kl. 12

STUDIESTART August

STUDIESTED
AU Engineering, Aarhus Universitet
Institut for Elektro- og Computerteknologi

Revideret den 19.05.2021