

# DIPLOMINGENIØR I ELEKTRISK ENERGITEKNOLOGI

ELEKTRISK ENERGITEKNOLOGI - HERNING						
1. semester	Lineær matematisk analyse og elektriske kredsløb		Grundlæggende programmering 1	Indledende digital elektronik	Fysik	Projekt 1
2. semester	Anvendt analog systemanalyse		Grundlæggende programmering 2	Digital elektronik	Analog elektronik 1	Projekt 2
3. semester	Mekaniske og termodynamiske energisystemer	Instrumentering, automatisering og programmering	Digital signal-behandling 1	Grundlæggende om elektriske energisystemer	Analog elektronik 2	Projekt 3
4. semester	Energy system protection	Fremtidens energisystemer	Reguleringsteknik	Brugeroplevelser i indlejrede systemer	Introduktion til digital signal-analyse	Projekt 4
5. semester	Valgkurser				Projekt 5 Virksomhedsprojekt	
6. semester	Ingeniørpraktik					
7. semester	Bachelorprojekt Elektrisk energiteknologi					

Rev.06.02.2024

## Eksempler på valgkurser:

Vedvarende energikilder og energiproduktion  
 Optimering af vindmøllers el-produktion  
 Intelligent energy system design (Smart Grid)  
 Elkvalitet i elektriske energisystemer  
 Synchronous and Asynchronous Machines  
 Energi systemer komponenter, design og forbindelse  
 High Voltage Direct Current (HVDC)  
 Energi System Stability  
 Energisystem integration  
 Elektriske drivsystemer

## Disse kan også vælges fra vores studerende:

Virksomheds- og driftsøkonomi  
 Project Management  
 Entrepreneurship and Innovation in the Tech Arena  
 Anvendt lineær algebra  
 Robotprogrammering og kinematik  
 Diskret matematik  
 Stokastisk modellering og behandling  
 Adaptive Control and Automation  
 Entrepreneurskab

## Valgfag som er adgangsgivende for civilingeniør/kandidat i Elektroteknologi:

- Anvendt lineær algebra
- Stokastisk modellering og behandling

Wind Power - Sommerskole

Scan QR Koden  
og læs mere om  
uddannelsen



## INFORMATION OG VEJLEDNING

bachelor.au.dk/elektrisk-energiteknologi-herning  
 Studievejleder Henning Slavensky  
 Tlf.: 52 17 76 80 og hesl@ece.au.dk

## STUDIESTART

August

## ANSØGNINGSFRIST

Kvote 2: den 15. marts kl. 12  
 Kvote 1: den 5. juli kl. 12

## STUDIESTED

AU Herning  
 Institut for Elektronik- og Computerteknologi